

# 대한민국 특허청

## KOREAN INTELLECTUAL PROPERTY OFFICE

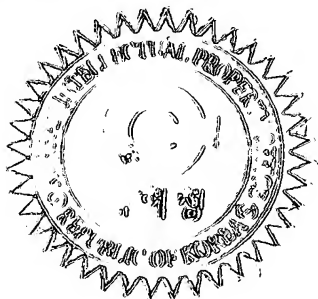
별첨 사본은 아래 출원의 원본과 동일함을 증명함.

This is to certify that the following application annexed hereto  
is a true copy from the records of the Korean Intellectual  
Property Office.

출원 번호 : 10-2002-0051195  
Application Number

출원 년 월 일 : 2002년 08월 28일  
Date of Application AUG 28, 2002

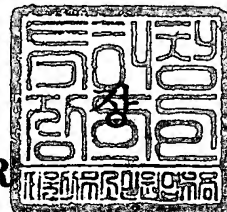
출원인 : 삼성전자주식회사  
Applicant(s) SAMSUNG ELECTRONICS CO., LTD.



2003    년    06    월    10    일

특    허    청

COMMISSIONER



## 【서지사항】

【서류명】	특허출원서
【권리구분】	특허
【수신처】	특허청장
【참조번호】	0024
【제출일자】	2002.08.28
【국제특허분류】	G06F
【발명의 명칭】	워킹 콘텍스트 저장 및 복구 장치 및 방법
【발명의 영문명칭】	Apparatus and method for saving and restoring of working context
【출원인】	
【명칭】	삼성전자 주식회사
【출원인코드】	1-1998-104271-3
【대리인】	
【성명】	이영필
【대리인코드】	9-1998-000334-6
【포괄위임등록번호】	1999-009556-9
【대리인】	
【성명】	정상빈
【대리인코드】	9-1998-000541-1
【포괄위임등록번호】	1999-009617-5
【발명자】	
【성명의 국문표기】	이진언
【성명의 영문표기】	LEE, Jin Aeon
【주민등록번호】	670729-1648619
【우편번호】	442-470
【주소】	경기도 수원시 팔달구 영통동 산나무실미주아파트 652-1006
【국적】	KR
【발명자】	
【성명의 국문표기】	이윤태
【성명의 영문표기】	LEE, Yun Tae
【주민등록번호】	600719-1703317

**【우편번호】** 135-280  
**【주소】** 서울특별시 강남구 대치동 은마아파트 25-402  
**【국적】** KR  
**【심사청구】** 청구  
**【취지】** 특허법 제42조의 규정에 의한 출원, 특허법 제60조의 규정에 의한 출원심사를 청구합니다. 대리인  
 이영필 (인) 대리인  
 정상빈 (인)  
**【수수료】**  
**【기본출원료】** 20 면 29,000 원  
**【가산출원료】** 21 면 21,000 원  
**【우선권주장료】** 0 건 0 원  
**【심사청구료】** 33 항 1,165,000 원  
**【합계】** 1,215,000 원  
**【첨부서류】** 1. 요약서·명세서(도면)\_1통

**【요약서】****【요약】**

SOC를 구비하는 휴대용 기기의 전원차단 대기모드에서 소비되는 전류를 최소화시킬 수 있는 장치 및 방법이 제공된다. 상기 워킹 콘텍스트 전송방법은 전원차단 대기모드를 선택하는 단계; 반도체 칩상에 장착되고, 동작중인 적어도 하나의 하드웨어 모듈에 대한 워킹 콘텍스트를 소정의 메모리로 전송하고, 저장하는 단계; 상기 메모리에 저장된 상기 워킹 콘텍스트를 상기 반도체 칩 외부에 존재하는 비휘발성 메모리 장치로 전송하는 단계; 및 상기 전원차단 대기모드를 수행하는 단계를 구비한다. 상기 워킹 콘텍스트 전송방법은 상기 전원차단 대기모드를 해제하는 단계; 상기 비휘발성 메모리 장치에 저장된 상기 적어도 하나의 상기 하드웨어 모듈에 대한 상기 워킹 콘텍스트를 상기 소정의 메모리로 복구하는 단계; 및 상기 적어도 하나의 하드웨어 모듈이 상기 비휘발성 메모리장치로부터 상기 메모리로 복원(restore)된 상기 워킹 콘텍스트를 이용하여 상기 전원차단 대기모드가 수행되기 직전의 상태를 복구(recover)하는 단계를 더 구비한다.

**【대표도】**

도 1

**【색인어】**

SOC

**【명세서】****【발명의 명칭】**

위킹 콘텍스트 저장 및 복구 장치 및 방법{Apparatus and method for saving and restoring of working context}

**【도면의 간단한 설명】**

본 발명의 상세한 설명에서 인용되는 도면을 보다 충분히 이해하기 위하여 각 도면의 상세한 설명이 제공된다.

도 1은 본 발명의 제1실시예에 따른 SOC를 구비하는 시스템의 블록도를 나타낸다.

도 2는 본 발명의 제2실시예에 따른 SOC를 구비하는 시스템의 블록도를 나타낸다.

도 3은 도 1 및 도 2에 도시된 위킹 콘텍스트 전송 컨트롤러(70)의 블록도를 나타낸다.

도 4는 도 3에 도시된 콘트롤 레지스터의 구성예를 나타낸다.

도 5는 비휘발성 코드 메모리를 사용한 경우에 저장 및 복구되어야 하는 영역을 나타내는 메모리 맵(map)이다.

도 6은 비휘발성 코드 메모리를 사용한 경우에 저장 및 복구되어야 하는 영역을 나타내는 메모리 맵이다.

도 7은 본 발명의 실시예에 따른 위킹 콘텍스트를 저장하고 복구하는 방법을 나타내는 흐름도이다.

**【발명의 상세한 설명】****【발명의 목적】****【발명이 속하는 기술분야 및 그 분야의 종래기술】**

- <9> 본 발명은 데이터를 저장하고 복원하기 위한 방법 및 장치에 관한 것으로, 보다 상세하게는 전원차단 대기모드에서 동작중인 적어도 하나의 하드웨어 모듈에 대한 워킹 콘텍스트를 비휘발성 메모리 장치로 저장한 후, 전원차단 대기모드가 해제되는 경우 상기 적어도 하나의 하드웨어 모듈이 상기 비휘발성 메모리 장치에 저장된 상기 적어도 하나의 워킹 콘텍스트를 이용하여 상기 전원차단 대기모드를 수행하기 직전의 상태를 신속하게 복원할 수 있는 장치 및 방법에 관한 것이다.
- <10> 일반적으로 이동 전화기와 같은 휴대용 기기는 소비전력이 작아야 오래 사용할 수 있다. 따라서 상기 휴대용 기기에 사용되는 SOC(system on chip; 이하 'SOC'라 한다.)는 소비전력을 감소시키기 위하여 대기 모드(standby mode)를 사용한다. SOC는 하나의 반도체 칩상에 독립적인 기능을 수행하는 시스템을 다수개 구현하는 것이다.
- <11> 대기 모드에서 소비전력을 감소시키기 위한 가장 일반적인 방법은 상기 SOC의 전부 또는 상기 SOC의 일부의 회로에 공급되는 클락신호를 차단하여, 상기 SOC의 전부 또는 상기 SOC의 일부의 회로가 소비하는 동적 전류(dynamic current)를 감소시키는 것이다. 이 경우 클락신호가 차단되는 상기 SOC의 전부 또는 상기 SOC의 일부의 회로는 워킹 콘텍스트(working text)를 상실하지 않는다.
- <12> 그러나, 최근에는 디프 서브마이크론(deep submicron)반도체 제조공정이 SOC에 도입되었으며, 또한 SOC의 동작 문턱전압의 감소로 인하여, SOC의 정적 누설전류(static

leakage current)가 증가하고 있다. 따라서 SOC의 동적 소비 전류 및 정적 누설전류는 휴대용 기기에서 문제로 대두 되고 있다.

<13> 그래서 최근의 일부 SOC는 전원차단 대기모드(power off standby mode)를 만들어, 장시간 사용하지 않아도 되는 SOC의 전부 또는 상기 SOC의 일부의 회로에 공급되는 전원을 차단하여 상기 SOC에서 발생하는 정적 누설전류를 제거하고 있다.

<14> 그러나 상기 SOC에 공급되는 전원이 차단되는 경우, 전원이 차단되는 SOC의 전부 또는 상기 SOC의 일부의 회로의 워킹 콘텍스트는 모두 상실된다. 그리고 상기 SOC의 전부 또는 상기 SOC의 일부의 회로에 전원이 다시 공급되면, 상기 SOC의 전부 또는 상기 SOC의 일부의 회로는 처음부터 다시 부트-업(boot -up)하게 된다.

<15> 이 경우 부트-업 시간이 많이 소요되고, 상기 SOC의 전부 또는 상기 SOC의 일부의 회로는 전원이 차단될 때의 상태를 복구하지 못하는 문제점이 있다.

**【발명이 이루고자 하는 기술적 과제】**

<16> 따라서 본 발명이 이루고자 하는 기술적인 과제는 SOC를 구비하는 휴대용 기기의 전원차단 대기모드에서 소비되는 전류를 최소화시킬 수 있는 장치 및 방법을 제공하는 것이다.

<17> 또한, 본 발명이 이루고자 하는 기술적인 과제는 전원이 차단되는 SOC의 전부 또는 상기 SOC의 일부의 회로에 대한 워킹 콘텍스트를 저전력 비휘발성 메모리 장치에 신속하게 저장한 후, 상기 SOC의 전부 또는 상기 SOC의 일부의 회로에 전원이 다시 공급되는 경우, 상기 SOC의 전부 또는 상기 SOC의 일부의 회로가 전원이 차단될 당시의 상태를 신속하게 복구할 수 있는 장치 및 방법을 제공하는 것이다.

## 【발명의 구성 및 작용】

- <18>        상기 기술적 과제를 달성하기 위한 워킹 콘텍스트 전송방법은 전원차단 대기모드를 선택하는 단계; 반도체 칩상에 장착되고, 동작중인 적어도 하나의 하드웨어 모듈에 대한 워킹 콘텍스트를 소정의 메모리로 전송하고, 저장하는 단계; 상기 메모리에 저장된 상기 워킹 콘텍스트를 상기 반도체 칩 외부에 존재하는 비휘발성 메모리 장치로 전송하는 단계; 및 상기 전원차단 대기모드를 수행하는 단계를 구비한다.
- <19>        상기 워킹 콘텍스트 전송방법은 상기 전원차단 대기모드를 해제하는 단계; 상기 비휘발성 메모리 장치에 저장된 상기 적어도 하나의 상기 하드웨어 모듈에 대한 상기 워킹 콘텍스트를 상기 소정의 메모리로 복구하는 단계; 및 상기 적어도 하나의 하드웨어 모듈이 상기 비휘발성 메모리장치로부터 상기 메모리로 복원(restore)된 상기 워킹 콘텍스트를 이용하여 상기 전원차단 대기모드가 수행되기 직전의 상태를 복구(recover)하는 단계를 더 구비한다.
- <20>        상기 비휘발성 메모리 장치는 NAND 플래쉬 메모리이다. 상기 소정의 메모리는 상기 반도체 칩 내부, 또는 외부에 존재한다.
- <21>        상기 워킹 콘텍스트 전송방법은 상기 전원차단 대기모드를 수행하는 경우, 상기 메모리에 저장된 워킹 콘텍스트를 갖는 상기 하드웨어 모듈에 공급되는 전원을 차단하는 단계를 더 구비한다.
- <22>        상기 워킹 콘텍스트 전송방법은 상기 전원차단 대기모드가 해제되는 경우, 상기 전원차단 대기모드에서 전원이 차단된 상기 적어도 하나의 하드웨어 모듈에 전원을 다시 공급하는 단계를 더 구비한다.



- <23>        상기 기술적 과제를 달성하기 위한 집적회로는 적어도 하나의 하드웨어 모듈; 상기 적어도 하나의 하드웨어 모듈에 대한 워킹 콘텍스트를 저장하기 위한 메모리; 전원차단 대기모드에 응답하여 상기 적어도 하나의 하드웨어 모듈에 대한 워킹 콘텍스트 및 자신의 워킹 콘텍스트를 상기 메모리로 전송하기 위한 마이크로프로세서; 및 소정의 명령신호에 응답하여 상기 메모리에 저장된 상기 적어도 하나의 하드웨어 모듈에 대한 상기 워킹 콘텍스트를 상기 집적회로의 외부로부터 접속되는 비휘발성 메모리 장치로 전송하기 위한 워킹 콘텍스트 전송 컨트롤러를 구비한다.
- <24>        상기 워킹 콘텍스트 전송 컨트롤러는 상기 메모리와 상기 비휘발성 메모리장치사이에서 상기 워킹 콘텍스트를 고속으로 입출력하기 위한 DMA(direct memory access); 다수의 레지스터들을 구비하며, 각 레지스터에는 대응되는 상기 메모리 및/또는 상기 비휘발성 메모리 장치에 대한 영역정보를 구비하는 컨트롤 레지스터; 상기 DMA와 상기 비휘발성 메모리 장치사이를 인터페이싱하는 인터페이스; 및 상기 전원차단 대기모드에서 상기 워킹 콘텍스트를 상기 메모리로부터 상기 인터페이스를 통하여 상기 비휘발성 메모리 장치로 전송하거나, 또는 상기 전원차단 대기 모드가 해제되는 경우 상기 비휘발성 메모리 장치에 저장된 상기 워킹 콘텍스트를 상기 인터페이스를 통하여 상기 메모리로 전송하는 컨트롤러를 구비한다.
- <25>        상기 소정의 명령신호는 상기 마이크로프로세서 또는 상기 적어도 하나의 하드웨어 모듈로부터 출력된다.
- <26>        상기 워킹 콘텍스트 전송 컨트롤러는, 상기 전원차단 대기모드가 해제되는 경우, 상기 비휘발성 메모리장치에 저장된 상기 적어도 하나의 하드웨어 모듈에 대한 워킹 콘텍스트 및 상기 마이크로프로세서에 대한 워킹 콘텍스트를 상기 메모리로 복원시킨다.

- <27>      상기 마이크로프로세서는 상기 메모리로 복원된 상기 적어도 하나의 하드웨어 모듈에 대한 상기 워킹 콘텍스트 및 상기 마이크로프로세서에 대한 워킹 콘텍스트를 이용하여 상기 적어도 하나의 하드웨어 모듈의 상태 및 상기 마이크로프로세서의 상태를 상기 전원차단 대기모드가 수행되기 직전의 상태로 복구한다.
- <28>      상기 기술적 과제를 달성하기 위한 집적회로는 적어도 하나의 하드웨어 모듈; 전원차단 대기모드에 응답하여 상기 적어도 하나의 하드웨어 모듈에 대한 워킹 콘텍스트 및 자신의 워킹 콘텍스트를 상기 집적회로의 외부에 존재하는 메모리로 전송하기 위한 마이크로프로세서; 및 소정의 명령신호에 응답하여 상기 메모리로부터 상기 적어도 하나의 하드웨어 모듈에 대한 워킹 콘텍스트를 상기 집적회로의 외부에 존재하는 비휘발성 메모리 장치로 전송하기 위한 워킹 콘텍스트 전송 컨트롤러를 구비한다.
- <29>      상기 기술적 과제를 달성하기 위한 워킹 콘텍스트 전송방법은 전원차단 대기모드에서, SOC(system on chip)상에 장착되고 동작중인 다수개의 하드웨어 모듈들에 대한 워킹 콘텍스트를 소정의 메모리로 저장하는 단계; 및 상기 전원차단 대기모드에서 상기 메모리에 저장된 상기 워킹 콘텍스트를 상기 반도체 칩 외부에 존재하는 비휘발성 메모리 장치로 전송하는 단계를 구비한다.
- <30>      상기 워킹 콘텍스트 전송방법은 상기 전원차단 대기모드가 해제되는 경우, 상기 비휘발성 메모리 장치에 저장된 상기 다수개의 하드웨어 모듈에 대응되는 상기 워킹 콘텍스트를 상기 소정의 메모리로 복원하는 단계; 및 상기 다수개의 하드웨어 모듈들 각각이 상기 메모리로 복원된 상기 워킹 콘텍스트를 이용하여 상기 전원차단 대기모드가 수행되기 직전의 상태를 복구하는 단계를 더 구비한다.
- <31>      상기 메모리는 상기 반도체 칩의 내부 또는 외부에 존재한다.

- <32>        상기 기술적 과제를 달성하기 위한 집적회로는 다수개의 하드웨어 모듈들; 상기 다수개의 하드웨어 모듈들 각각에 대한 워킹 콘텍스트를 저장하기 위한 메모리; 및 제1동작 모드에서 상기 메모리에 저장된 상기 워킹 콘텍스트를 상기 집적회로의 외부에 존재하는 비휘발성 메모리장치로 전송하거나, 제2동작 모드에서 상기 비휘발성 메모리 장치에 저장된 상기 적어도 하나의 하드웨어 모듈에 대한 상기 워킹 콘텍스트를 상기 메모리로 전송하기 위한 워킹 콘텍스트 전송 컨트롤러를 구비하며, 상기 적어도 하나의 하드웨어 모듈은 상기 제2동작모드에서 상기 비휘발성 메모리 장치로부터 상기 메모리로 전송된 상기 워킹 콘텍스트를 이용하여 상기 제1동작 모드를 수행하기 직전의 상태를 복구한다.
- <33>        상기 집적회로는 상기 제1동작 모드 또는 상기 제2동작 모드에 따라 상기 다수개의 하드웨어 모듈들 각각에 공급되는 전원의 온/오프를 제어하기 위한 전원 컨트롤러를 더 구비한다.
- <34>        상기 제1동작 모드는 상기 다수개의 하드웨어 모듈들 중에서 동작중인 적어도 하나의 하드웨어 모듈에 공급되는 전원을 차단하기 위한 모드이고, 상기 제2동작 모드는 상기 제1동작 모드에 의하여 전원이 차단된 상기 적어도 하나의 하드웨어 모듈에 전원을 다시 공급하기 위한 모드이다.
- <35>        상기 기술적 과제를 달성하기 위한 집적회로는 다수개의 하드웨어 모듈들; 및 제1동작 모드에서 상기 집적회로의 외부에 존재하며 상기 다수개의 하드웨어 모듈들에 대한 워킹 콘텍스트를 저장하기 위한 메모리로부터 상기 집적회로의 외부에 존재하는 비휘발성 메모리장치로 전송하거나, 제2동작 모드에서 상기 비휘발성 메모리 장치에 저장된 상기 다수개의 하드웨어 모듈에 대한 상기 워킹 콘텍스트를 상기 메모리로 전송하기 위한

워킹 콘텍스트 전송 컨트롤러를 구비하며, 상기 다수개의 모듈들은 상기 제2동작모드에서 상기 비휘발성 메모리 장치로부터 상기 메모리로 전송된 상기 워킹 콘텍스트를 이용하여 상기 제1동작 모드를 수행하기 직전의 상태를 복구한다.

<36>       상기 다수개의 하드웨어 모듈들 중에서 어느 하나의 하드웨어 모듈이 나머지 하드웨어 모듈들의 동작을 제어하는 경우, 상기 나머지 하드웨어 모듈들 각각은 상기 제2동작 모드에서 상기 어느 하나의 하드웨어 모듈의 제어에 의하여 상기 비휘발성 메모리 장치로부터 상기 메모리로 전송된 대응되는 상기 워킹 콘텍스트를 이용하여 상기 제1동작 모드를 수행하기 직전의 상태로 복구된다.

<37>       상기 집적회로는 상기 제1동작 모드 또는 상기 제2동작 모드에 따라 대응되는 상기 하드웨어 모듈에 공급되는 전원의 온/오프를 제어하기 위한 전원 컨트롤러를 더 구비한다.

<38>       상기 기술적 과제를 달성하기 위한 시스템은 적어도 하나의 하드웨어 모듈을 구비하는 집적회로; 및 상기 집적회로의 외부에 존재하는 비휘발성 메모리 장치를 구비하며, 상기 집적회로는 상기 적어도 하나의 하드웨어 모듈에 대한 워킹 콘텍스트를 저장하기 위한 메모리; 및 전원차단 대기모드에서 상기 메모리에 저장된 상기 워킹 콘텍스트를 상기 비휘발성 메모리장치로 전송하거나, 상기 전원차단 대기모드가 해제되는 경우 상기 비휘발성 메모리 장치에 저장된 상기 적어도 하나의 하드웨어 모듈에 대한 상기 워킹 콘텍스트를 상기 메모리로 전송하기 위한 워킹 콘텍스트 전송 컨트롤러를 구비하며, 상기 전원차단 대기모드가 해제되는 경우 상기 적어도 하나의 하드웨어 모듈은 상기 메모리로 전송된 상기 워킹 콘텍스트를 사용하여 상기 전원차단 대기모드 직전의 상태를 복구한다.

<39>        상기 기술적 과제를 달성하기 위한 시스템은 적어도 하나의 하드웨어 모듈을 구비하는 집적회로; 상기 집적회로의 외부에 존재하고, 상기 적어도 하나의 하드웨어 모듈에 대한 워킹 콘텍스트를 저장하기 위한 메모리; 및 상기 집적회로의 외부에 존재하는 비휘발성 메모리 장치를 구비하며, 상기 집적회로는 전원차단 대기모드에서 상기 메모리에 저장된 상기 워킹 콘텍스트를 상기 비휘발성 메모리장치로 전송하거나, 상기 전원차단 대기모드가 해제되는 경우 상기 비휘발성 메모리 장치에 저장된 상기 적어도 하나의 하드웨어 모듈에 대한 상기 워킹 콘텍스트를 상기 메모리로 전송하기 위한 워킹 콘텍스트 전송 컨트롤러를 구비하며, 상기 적어도 하나의 하드웨어 모듈은, 상기 전원차단 대기모드가 해제되는 경우, 상기 비휘발성 메모리 장치로부터 상기 메모리로 전송된 상기 워킹 콘텍스트를 사용하여 상기 전원차단 대기모드 직전의 상태를 복구한다.

<40>        상기 워킹 콘텍스트 전송 컨트롤러는 상기 메모리와 상기 비휘발성 메모리장치 사이에 상기 워킹 콘텍스트를 고속으로 입출력하기 위한 DMA(direct memory access); 다수개의 레지스터들을 구비하며, 각 레지스터에는 대응되는 상기 메모리 및/또는 상기 비휘발성 메모리 장치에 대한 영역정보를 구비하는 컨트롤 레지스터; 상기 DMA와 상기 비휘발성 메모리 장치사이를 인터페이싱하는 인터페이스; 및 상기 전원차단 대기모드에서 상기 워킹 콘텍스트를 상기 메모리로부터 상기 인터페이스를 통하여 상기 비휘발성메모리 장치로 전송하는 것을 제어하거나, 또는 상기 전원차단 대기 모드가 해제되는 경우 상기 비휘발성 메모리 장치에 저장된 상기 워킹 콘텍스트를 상기 인터페이스를 통하여 상기 메모리로 전송하는 것을 제어하기 위한 컨트롤러를 구비한다. 상기 적어도 하나의 하드웨어 모듈은 마이크로프로세서이다.

- <41> 본 발명과 본 발명의 동작상의 이점 및 본 발명의 실시에 의하여 달성되는 목적을 충분히 이해하기 위해서는 본 발명의 바람직한 실시예를 예시하는 첨부 도면 및 첨부 도면에 기재된 내용을 참조하여야만 한다.
- <42> 이하, 첨부한 도면을 참조하여 본 발명의 바람직한 실시예를 설명함으로써, 본 발명을 상세히 설명한다. 각 도면에 제시된 동일한 참조부호는 동일한 부재를 나타낸다.
- <43> 도 1은 본 발명의 제1실시예에 따른 SOC를 구비하는 시스템의 블록도를 나타낸다. 도 1을 참조하면, 본 발명에 따른 시스템(100)은 SOC(system on chip; 110), 비휘발성 메모리 장치(130) 및 전원(150)을 구비한다.
- <44> 본 발명에 따른 비휘발성 메모리 장치(130)는 NAND 플래시 메모리(NAND flash memory), NOR 플래시 메모리 등을 포함하는 모든 종류의 비휘발성 메모리 장치를 포함한다. 비휘발성 메모리 장치(130)의 크기는 워킹 콘텍스트의 크기의 정수배인 것이 바람직하다.
- <45> 전원(150)은 SOC(110)에 소정의 동작전원을 공급하는 것으로, 도 1의 경우처럼 SOC(110)의 외부에 존재할 수도 있고, SOC(110)의 내부에서 온-칩 레귤레이터(미 도시)로 구현될 수 있다.
- <46> SOC(110)는 마이크로프로세서(microprocessor; 10), INT 컨트롤러(20), 제1주변장치(30), 제2주변장치(40), 온-칩 버스(50), 메모리(60), 워킹 콘텍스트 전송 컨트롤러(70), 및 전원컨트롤러(80)를 구비한다.
- <47> SOC(110)는 다수개의 주변장치들을 포함할 수 있으나, 도1은 설명의 편의상 두 개의 주변장치들(30, 40)만을 도시한다. 여기서 주변장치들(30, 40)은 대응되는 워킹 콘테

스트에 의하여 동작하는 하드웨어 모듈을 나타낸다. 상기 하드웨어 모듈이란 용어는 마이크로프로세서(10)를 포함할 수 있다.

<48> 이하 SOC(110)가 SOC(110)의 전부 또는 SOC(110)의 일부에 공급되는 전원 (150)을 차단하고 대기모드(이하 "전원차단 대기모드"라 한다.)로 진입하는 동작을 설명하면 다음과 같다.

<49> SOC(110)의 운영체제(OS)에 상주하는 소정의 전원관리 프로그램에서 전원차단 대기모드가 선택되면, SOC(110)는 상기 전원차단 대기모드를 수행하기 위한 다음과 같은 일련의 동작을 수행한다.

<50> 즉, SOC(110)는 사용자의 설정 또는 상기 사용자가 설정한 소정의 대기시간이 경과하면, SOC(110)의 정적 누설전류를 감소시키기 위하여 상기 전원차단 대기모드를 수행하기 위한 준비를 한다.

<51> 이 경우 INT 콘트롤러(20)는 소정의 하드웨어 모듈로부터 출력되는 인터럽트 신호를 수신하고, 이를 마이크로프로세서(10)로 전송한다. 예컨대 INT 콘트롤러(20)는 제1주변장치(30, 예컨대 휴대전화의 키패드)를 통하여 입력되는 인터럽트신호를 수신하고 이를 마이크로프로세서(10)로 전송한다.

<52> 마이크로프로세서(10)는 상기 소정의 인터럽트 신호에 응답하여, 동작중인 제1주변장치(30), 제2주변장치(40) 및 마이크로프로세서(10)의 모든 레지스터들에 저장되어 있는 모든 워킹 콘텍스트(working context)를 온-칩 버스(50)를 통하여 메모리(60)로 전송한다.

- <53> SOC(110)에 구현되고, 동작 중인 적어도 하나의 하드웨어 모듈(10, 30, 40)의 레지스터들의 모든 내용이 소정의 저장순서에 따라 메모리(60)로 저장되면, 워킹 콘텍스트 전송 컨트롤러(70)는 마이크로프로세서(10) 또는 다른 하드웨어 모듈(30 또는 40)로부터 출력되는 소정의 저장명령에 응답하여 메모리(60)에 저장되어 있는 상기 동작 중인 적어도 하나의 하드웨어 모듈(10, 30, 40)에 대한 상기 워킹 콘텍스트를 소정의 인터페이스를 통하여 비휘발성 메모리 장치(130)로 전송한다.
- <54> 또한, 상기 워킹 콘텍스트를 비휘발성 메모리 장치(130)로 전송하는 기능은 마이크로프로세서(10)가 수행할 수도 있다. 따라서 비휘발성 메모리 장치(130)는 상기 동작 중인 적어도 하나의 하드웨어 모듈(10, 30, 40)에 대한 상기 워킹 콘텍스트를 저장한다.
- <55> 상기 워킹 콘텍스트가 비휘발성 메모리 장치(130)로 모두 복사되고, 저장되면, 워킹 콘텍스트 전송 컨트롤러(70)는 전원컨트롤러(80)로, 또는 마이크로프로세서(10)로 소정의 명령신호를 출력한다.
- <56> 전원컨트롤러(80)는 워킹 콘텍스트 전송 컨트롤러(70) 또는 마이크로프로세서(10)로부터 출력되는 상기 소정의 명령신호에 응답하여 전원제어신호(PEN)를 전원(150)으로 출력한다. 전원(150)은 전원제어신호(PEN)에 응답하여 전원 컨트롤러(80) 및/또는 워킹 콘텍스트 전송 컨트롤러(70)를 제외한, 현재 동작 중인 적어도 하나의 하드웨어 모듈들(10, 30, 40)로 공급되는 전원을 차단한다. 따라서 SOC(110)는 전원차단 대기모드로 진입한다.
- <57> 도 2는 본 발명의 제2실시예에 따른 SOC를 구비하는 시스템의 블록도를 나타낸다. 도 2를 참조하면, 메모리(60)가 SOC(210)의 외부에 존재하는 것을 제외하면 도2에 도시된 시스템의 동작 및 구성은 도 1에 도시된 시스템의 동작 및 구성과 동일하다.



- <58> 즉, 시스템(200)은 적어도 하나의 하드웨어 모듈(10, 30, 40)을 구비하는 SOC(또는 집적회로; 210), SOC(210)의 외부에 존재하고 적어도 하나의 하드웨어 모듈(10, 30, 40)에 대한 워킹 콘텍스트를 저장하기 위한 메모리(60), 및 SOC(210)의 외부에 존재하는 비휘발성 메모리 장치(150)를 구비한다.
- <59> 워킹 콘텍스트 전송 컨트롤러(70)는 SOC(210)는 전원차단 대기모드에서 메모리(60)에 저장된 상기 적어도 하나의 하드웨어 모듈(10, 30, 40)에 대한 워킹 콘텍스트를 비휘발성 메모리장치(130)로 전송하거나, 상기 전원차단 대기모드가 해제되는 경우 비휘발성 메모리 장치(130)에 저장된 상기 적어도 하나의 하드웨어 모듈(10, 30, 40)에 대한 상기 워킹 콘텍스트를 메모리(60)로 전송한다.
- <60> 상기 전원차단 대기모드가 해제되는 경우, 상기 적어도 하나의 하드웨어 모듈(10, 30, 40)은 비휘발성 메모리 장치(130)로부터 메모리(60)로 전송(또는 복원(restore)된 상기 워킹 콘텍스트를 사용하여 자신(10, 30, 40)의 상태를 상기 전원차단 대기모드 직전의 상태로 복구(recover)한다.
- <61> 도 3은 도 1 및 도 2에 도시된 워킹 콘텍스트 전송 컨트롤러(70)의 블록도를 나타낸다. 도 3을 참조하면, 워킹 콘텍스트 전송 컨트롤러(70)는 메모리 직접참조(Direct Memory Access; DMA, 71), 컨트롤 레지스터(73), 인터페이스(75) 및 컨트롤러(77)를 구비한다.
- <62> DMA(71)는 메모리(60)와 비휘발성 메모리장치(130)사이에서 워킹 콘텍스트를 고속으로 입·출력하기 위한 것이다. 컨트롤 레지스터(73)는 상기 워킹 콘텍스트 전송 컨트롤러(70)에 대한 전반적인 동작 정보를 가지고 있는 다수개의 레지스터들들을 구비하고, 대응되는 레지스터는 메모리(60)내에 저장된 또는 저장될 워킹 콘텍스트에 대한 영역정

보, 비휘발성 메모리장치(130)내에 저장된 또는 저장될 워킹 콘텍스트의 저장공간에 대한 정보, 사용되는 비휘발성 메모리장치(130, 예컨대 NAND 플래쉬 메모리장치)의 특성에 대한 정보 등을 포함한다.

<63> 도 4는 도 3에 도시된 콘트롤 레지스터의 구성예를 나타낸다. 도 4를 참조하면, 워킹 콘텍스트 전송 컨트롤러(70)는 콘트롤 레지스터(73)의 각 레지스터에 설정된 값을 사용하여 동작한다. 콘트롤 레지스터(73)는 비휘발성 메모리장치(130)가 NAND플래쉬 메모리인 경우를 가정하여 설명된다.

<64> 콘텍스트 시작 어드레스 레지스터(Context Start Address register; 401)는 메모리(60)로부터 비휘발성 메모리 장치(130)로 전송되고, 저장되어야 할 데이터(즉, 워킹 콘텍스트)의 시작 주소를 위한 레지스터이다.

<65> 콘텍스트 크기 레지스터(Context Size Register; 403)는 메모리(60)로부터 비휘발성 메모리 장치(130, 예컨대 NAND 플래쉬 메모리)로 저장되어야 하는 데이터의 크기 값을 위한 레지스터로, 상기 저장되어야 하는 데이터의 크기의 단위는 플래쉬 블록(Flash Block), 플래쉬 페이지(Flash Page), 또는 바이트(Byte)등으로 구현될 수 있다.

<66> 플래쉬 메모리 파라미터 레지스터(Flash memory parameter Register; 405)는 SOC(110, 210)에 접속되는 NAND 플래쉬 메모리의 형태(type)를 지정하기 위한 레지스터이다. 상기 파라미터는 페이지 크기(page size), 블록당 페이지수, 어드레스 사이클 수를 포함한다.

- <67> 플래쉬 블록 시작 어드레스 레지스터(Flash Block start Address Register; 407)는 워킹 콘텍스트를 저장할 위치의 플래쉬 블록의 시작 어드레스를 지정하기 위한 레지스터이다.
- <68> 오토-이레이즈 시작 블록 레지스터(auto-erase start block register; 409) 및 오토-이레이즈 블록 크기 레지스터(auto-erase block size register; 411)는 NAND 플래쉬 메모리(130)의 워킹 콘텍스트 저장영역을 자동적으로 삭제(Erase)하기 위한 레지스터이다.
- <69> 즉, 오토-이레이즈 시작 블록 레지스터(409)는 삭제될 블록의 시작 주소를 위한 레지스터이고, 오토-이레이즈 블록 크기 레지스터(411)는 삭제될 블록의 크기를 위한 레지스터이다. 레지스터들(409, 411)에 삭제될 블록의 시작주소와 블록크기가 설정된 후, 워킹 콘텍스트 전송 컨트롤러(70)는 마이크로프로세서(10)로부터 출력되는 소정의 명령신호에 의해 SOC(110, 210)와 비휘발성 메모리장치(130)사이에 접속되는 버스가 유희상태(idle state)인 구간에서 다음 번 워킹 콘텍스트를 저장하기 위하여 워킹 콘텍스트가 저장될 영역을 미리 지운다.
- <70> 컨트롤 레지스터(73)에 저장된 내용은 전원(150)이 차단된 후에도 그 값을 보존하고 있다가 전원(150)이 다시 공급되면 자동적으로 워킹 콘텍스트 복구 동작(Working Context Restore Operation)을 수행해야 한다.
- <71> 따라서 컨트롤 레지스터(73)가 도 1 및 도 2의 전원 컨트롤러(80)내에 존재하는 경우, 전원(150)은 전원 컨트롤러(80)로 항상 공급되어야 한다. 또한, 컨트롤 레지스터(73)가 워킹 콘텍스트 전송 컨트롤러(70)내에 존재하는 경우, 전원(150)은 전원컨트롤러(80) 및 워킹 콘텍스트 전송 컨트롤러(70)로 항상 공급되어야 한다.

- <72> 인터페이스(75)는 DMA(71)과 비휘발성 메모리장치(130)사이의 인터페이싱, 인터페이스 타이밍 생성과 데이터 오류정정(data error correction)기능을 수행한다.
- <73> 컨트롤러(77)는 워킹 콘텍스트 전송 컨트롤러(70)의 전체적인 동작을 제어하고, 메모리(60)에 저장된 워킹 콘텍스트를 비휘발성 메모리장치(130)로 전송하거나, 또는 비휘발성 메모리장치(130)에 저장된 상기 워킹 콘텍스트를 메모리(60)로 전송한다.
- <74> 도 5는 비휘발성 코드 메모리를 사용한 경우에 저장 및 복구되어야 하는 영역을 나타내는 메모리 맵(memory map)이다. 도 5는 프로그램 코드가 ROM과 같은 랜덤 액세스 메모리(즉, 바로 수행 가능한 비휘발성 메모리)에 저장되어 있는 경우의 본 발명의 실시예에 따른 메모리(60)의 저장영역(storage region) 또는 저장공간(storage space)을 나타낸다.
- <75> 도 1 및 도 5를 참조하면, 워킹 데이터 영역(503)은 프로그램 수행 중에 통상적으로 사용되는 데이터를 저장하기 위한 영역이고, 워킹 콘텍스트 영역(503)은 전원차단 대기모드로 진입하기 위해 SOC(110, 210)내의 각 하드웨어 모듈(30, 40)과 마이크로프로세서(10)로부터 수집된 워킹 콘텍스트를 저장하기 위한 영역이다.
- <76> 마이크로 프로세서(10)에 의하여 각 하드웨어 모듈(10, 30, 40)에 대한 워킹 콘텍스트가 메모리(60)에 모두 저장되면, 워킹 콘텍스트 전송 컨트롤러(70)는 전원차단 대기모드로 진입하기 전에 워킹 데이터 영역(503) 및 워킹 콘텍스트 영역(505)에 저장된 내용(즉, 워킹 데이터 영역(503) 및 워킹 콘텍스트 영역)을 비휘발성 메모리 장치(130)로 그대로 복사하여 전송한다.

- <77> 또한, 전원차단 대기모드가 해제되는 경우, 워킹 콘텍스트 전송 컨트롤러 (70)는 비휘발성 메모리 장치(130)에 저장된 워킹 데이터 영역(503) 및 워킹 콘텍스트 영역(505)에 저장된 내용(즉, 워킹 데이터 영역(503) 및 워킹 콘텍스트 영역(505))을 소정의 버스를 통하여 메모리(60)로 전송한다. 이 경우 메모리(60)에는 전원차단 대기모드를 수행하기 직전의 각 하드웨어 모듈(10, 30, 40)에 대한 워킹 콘텍스트를 복구된다.
- <78> 임시 데이터 영역(507)은 워킹 콘텍스트에 포함되지 않는 프로그램에 대한 임시 데이터를 저장하기 위한 영역이다.
- <79> 워킹 데이터 영역(503) 및/또는 워킹 콘텍스트 영역(505)의 크기는 소정의 운영체계에 의해 관리될 수 있다. 그리고 ROM 프로그램 코드 영역(501)은 전원차단 대기모드로부터 복구되는 것인지, 최초의 시스템 부트-업(boot-up)인지 또는 의도적으로 시스템을 재부팅(Rebooting)하는 것인지를 판별하기 위한 프로그램 코드를 구비할 수 있다.
- <80> 워킹 콘텍스트 전송 컨트롤러(70)는 상기 워킹 콘텍스트에 포함되는 프로그램 코드를 판별하고, 상기 프로그램 코드의 판별 결과, SOC(110, 210)가 전원차단 대기모드로부터 복구되는 경우, 워킹 콘텍스트 전송 컨트롤러(70)는 SOC(110, 210)를 부팅하기 위한 동작을 생략하고 바로 정상 모드로 진입할 수 있다.
- <81> 도 6은 비휘발성 코드 메모리를 사용한 경우에 저장 및 복구되어야 하는 영역을 나타내는 메모리 맵이다. 도 6을 참조하면, 워킹 프로그램 코드가 2차 기억장치로부터 메모리(60)로 로딩(loading)되는 경우, 워킹 콘텍스트는 메모리(60)에 로딩된 워킹 프로그램 코드를 저장하는 영역(601), 워킹 데이터를 저장하는 영역(603) 및 워킹 콘텍스트가 저장되는 영역(605)을 포함한다.

- <82> 따라서 1 및 도 6을 참조하면, 메모리(60)로부터 비휘발성 메모리장치(130)로 전송되거나, 비휘발성 메모리장치(130)로부터 메모리(60)로 전송되는 영역은 워킹 프로그램 코드를 저장하는 영역(601), 워킹 데이터를 저장하는 영역(603) 및 워킹 콘텍스트가 저장되는 영역(605)이다.
- <83> 도 6의 각 영역(603, 605, 607)의 구조는 도 5의 각 영역(503, 505, 507)의 구조와 실질적으로 동일 또는 유사하다. 워킹 콘텍스트 영역(605, 605)의 데이터 구조(Data Structure)는 SOC(110, 210)의 구성에 따라 다양하게 변경하여 사용할 수 있다.
- <84> 계속하여, 비휘발성 메모리 장치(130)에 저장된 SOC(110, 210)의 각 하드웨어 모듈에 대한 워킹 콘텍스트를 복구하는 동작을 설명하면 다음과 같다.
- <85> 우선, 전원차단 대기모드에서 사용자가 전원차단 대기모드를 해제하는 경우(즉, 외부로부터 인터럽트 신호가 발생하는 경우), 또는 사용자에게 의하여 설정된 소정의 대기시간이 경과된 경우, 전원(150)은 전원컨트롤러(80)로부터 출력되는 전원제어신호(PEN)에 응답하여 전원차단 대기모드에서 전원이 차단된 SOC(110)내의 각 하드웨어 모듈(10, 30, 40)로 전원을 다시 공급한다.
- <86> SOC(11)상의 소정의 리셋신호 발생회로(미 도시)는 마이크로프로세서(10)를 제외한 각 하드웨어 모듈(30, 40, 70)의 리셋을 해제하기 위한 리셋 해제신호를 각 하드웨어 모듈(30, 40, 70)로 출력한다.
- <87> 따라서 워킹 콘텍스트 전송 컨트롤러(70)는 상기 리셋 해제신호에 응답하여 비휘발성 메모리 장치(130)에 저장된 각 하드웨어 모듈(10, 30, 40)에 대한 워킹 콘텍스트를

메모리(60)로 전송 또는 복구시킨다. 이 경우 마이크로프로세서(10)는 여전히 리셋상태를 유지한다.

<88>        워킹 콘텍스트 전송 컨트롤러(70)가 상기 워킹 콘텍스트를 메모리(60)로 모두 복구한 경우, 상기 리셋신호 발생회로(미 도시)는 워킹 콘텍스트 전송 컨트롤러(70)로부터 출력되는 소정의 지시신호에 응답하여 마이크로프로세서(10)의 리셋을 해제하기 위한 리셋 해제신호를 마이크로프로세서(10)로 출력한다.

<89>        마이크로프로세서(10)는 상기 리셋 해제신호에 응답하여 소정의 주소(예컨대 0번지, 또는 최상위 번지)에서 프로그램 코드를 페취(fetch)하고, 패취된 프로그램 코드를 수행한다.

<90>        이 경우 최초로 실행되는 프로그램 코드는 전원차단 대기모드로부터 복구되는 것인지, 최초의 시스템 부트-업(boot-up)인지 또는 의도적으로 시스템을 재부팅(Rebooting)하는 것인지를 판별하기 위한 프로그램 코드일 수도 있다.

<91>        만일, 전원차단 대기모드로부터 복구인 경우, 마이크로프로세서(10)는 상기 리셋 해제신호에 응답하여 각 하드웨어 모듈(30, 40)에 대한 워킹 콘텍스트를 메모리(60)로부터 복원하고, 자신(10)의 워킹 콘텍스트를 복구한다.

<92>        따라서 마이크로프로세서(10) 및 각 하드웨어 모듈(30, 40)은 전원차단 대기모드로 진입하기 직전의 상태로 복구된다. 따라서 SOC(110, 210) 또는 시스템(100, 200)은 전원차단 대기모드로 진입하기 직전의 상태에서 동작할 수 있다.

<93>        도 7은 본 발명의 실시예에 따른 워킹 콘텍스트를 저장하고 복구하는 방법을 나타내는 흐름도이다.

- <94> 도 1 및 도 7을 참조하면, 정상모드(710)에서 전원차단 대기모드가 선택되면, 마이크로프로세서(10)는 SOC(110)상에 장착되고, 현재 동작중인 적어도 하나의 하드웨어 모듈(30, 40)에 대한 워킹 콘텍스트를 수집한다(720).
- <95> 수집된 워킹 콘텍스트는 메모리(60)에 임시적으로 저장된 후, 상기 수집된 워킹 콘텍스트는 워킹 콘텍스트 전송 컨트롤러(70)에 의하여 SOC(110)의 외부에 존재하는 비휘발성 메모리 장치(130)로 전송되므로, 비휘발성 메모리 장치(130)는 SOC(110)상에서 동작중인 적어도 하나의 하드웨어 모듈(10, 30, 40)에 대한 워킹 콘텍스트를 저장한다(730).
- <96> 상기 워킹 콘텍스트가 비휘발성 메모리 장치(130)에 모두 저장되면, SOC(110)상에서 동작중인 적어도 하나의 하드웨어 모듈(10, 30, 40)에 전원을 공급하는 전원(150)은 전원컨트롤러(80)로부터 출력되는 전원제어신호(PEN)에 응답하여 차단된다. 즉, 하드웨어 모듈(10, 30, 40)에 공급되는 전원은 오프된다(740). 따라서 SOC(110)는 전원차단 대기모드를 수행한다(750).
- <97> 이 경우에도 전원 컨트롤러(80)에는 항상 전원(150)이 공급되어야 한다. 또한, 워킹 콘텍스트 전송 컨트롤러(80)가 도 3에 도시된 컨트롤 레지스터(73)를 포함하는 경우, 워킹 콘텍스트 전송 컨트롤러(80)에는 항상 전원(150)이 공급되어야 한다.
- <98> 전원차단 대기모드가 해제되는 경우, 전원(150)은 전원 컨트롤러(80)로부터 출력되는 전원제어신호(PEN)에 응답하여 각 하드웨어 모듈(10, 30, 40)로 전원이 다시 공급된다(760).



<99>        워킹 콘텍스트 전송 컨트롤러(70)는 비휘발성 메모리 장치(130)에 저장된 각 하드웨어 모듈(10, 30, 40)에 대한 워킹 콘텍스트를 메모리(60)로 복사 또는 전송한다. 따라서 비휘발성 메모리 장치(130)에 저장된 각 하드웨어 모듈(10, 30, 40)에 대한 워킹 콘텍스트는 메모리(60)로 복원(restore)된다(770). 이 경우 마이크로프로세서(10)는 리셋 상태를 유지한다.

<100>        각 하드웨어 모듈(10, 30, 40)에 대한 워킹 콘텍스트가 메모리(60)로 복원(restore)되면, 마이크로프로세서(10)는 메모리(60)로 복원된 각 하드웨어 모듈(30, 40)에 대한 워킹 콘텍스트를 사용하여 각 하드웨어 모듈(30, 40)의 상태를 전원차단 대기모드를 수행하기 직전의 상태로 복구(recover)한다(780). 그리고 마이크로프로세서(10)는 메모리(60)로 복원된 자신의 워킹 콘텍스트를 사용하여 복구되므로, SOC(110)는 전원차단 대기모드를 수행하기 바로 이전의 상태에서 소정의 동작을 수행한다.

<101>        본 발명은 도면에 도시된 일 실시 예를 참고로 설명되었으나 이는 예시적인 것에 불과하며, 본 기술 분야의 통상의 지식을 가진 자라면 이로부터 다양한 변형 및 균등한 타 실시예가 가능하다는 점을 이해할 것이다. 따라서, 본 발명의 진정한 기술적 보호 범위는 첨부된 등록청구범위의 기술적 사상에 의해 정해져야 할 것이다.

#### 【발명의 효과】

<102>        상술한 바와 같이 본 발명에 따른 워킹 콘텍스트 전송방법 및 워킹 콘텍스트 전송 컨트롤러를 구비하는 집적회로 및 시스템은 전원차단 대기모드에서 사용중인 하드웨어에 대한 워킹 콘텍스트를 신속하게 비휘발성 메모리 장치로 전송하고 상기 하드웨어에 공급되는 전원을 차단할 수 있으므로, 불필요한 전류소비를 줄일 수 있는 효과가 있다. 따라

서 휴대용 기기(예컨대 휴대전화기)의 사용대기 시간을 획기적으로 증가시킬 수 있는 효과가 있다.

<103> 또한, 전원차단 대기모드가 해제되는 경우 본 발명에 따른 워킹 콘텍스트 전송방법 및 워킹 콘텍스트 전송 컨트롤러를 구비하는 집적회로 및 시스템은 상기 비휘발성 메모리 장치에 저장된 워킹 콘텍스트를 빠르게 복구하여 전원차단 대기모드 직전의 상태를 회복할 수 있는 효과가 있다.

**【특허청구범위】****【청구항 1】**

워킹 콘텍스트 전송방법에 있어서,

전원차단 대기모드를 선택하는 단계;

반도체 칩상에 장착되고, 동작중인 적어도 하나의 하드웨어 모듈에 대한 워킹 콘텍스트를 소정의 메모리로 전송하고, 저장하는 단계;

상기 메모리에 저장된 상기 워킹 콘텍스트를 상기 반도체 칩 외부에 존재하는 비휘발성 메모리 장치로 전송하는 단계; 및

상기 전원차단 대기모드를 수행하는 단계를 구비하는 것을 특징으로 하는 워킹 콘텍스트 전송방법.

**【청구항 2】**

제1항에 있어서, 상기 워킹 콘텍스트 전송방법은,

상기 전원차단 대기모드를 해제하는 단계;

상기 비휘발성 메모리 장치에 저장된 상기 적어도 하나의 상기 하드웨어 모듈에 대한 상기 워킹 콘텍스트를 상기 소정의 메모리로 복구하는 단계; 및

상기 적어도 하나의 하드웨어 모듈이 상기 비휘발성 메모리장치로부터 상기 메모리로 복원(restore)된 상기 워킹 콘텍스트를 이용하여 상기 전원차단 대기모드가 수행되기 직전의 상태를 복구(recover)하는 단계를 더 구비하는 것을 특징으로 하는 워킹 콘텍스트 전송방법.

**【청구항 3】**

제1항에 있어서, 상기 비휘발성 메모리 장치는 NAND 플래쉬 메모리인 것을 특징으로 하는 워킹 콘텍스트 전송방법.

**【청구항 4】**

제1항에 있어서, 상기 소정의 메모리는 상기 반도체 칩 외부에 존재하는 것을 특징으로 하는 워킹 콘텍스트 전송방법.

**【청구항 5】**

제1항에 있어서, 상기 워킹 콘텍스트 전송방법은 상기 전원차단 대기모드를 수행하는 경우, 상기 메모리에 저장된 워킹 콘텍스트를 갖는 상기 하드웨어 모듈에 공급되는 전원을 차단하는 단계를 더 구비하는 것을 특징으로 하는 워킹 콘텍스트 전송방법.

**【청구항 6】**

제2항에 있어서, 상기 워킹 콘텍스트 전송방법은, 상기 전원차단 대기모드가 해제되는 경우, 상기 전원차단 대기모드에서 전원이 차단된 상기 적어도 하나의 하드웨어 모듈에 전원을 다시 공급하는 단계를 더 구비하는 것을 특징으로 하는 워킹 콘텍스트 전송방법.

**【청구항 7】**

집적회로에 있어서,

적어도 하나의 하드웨어 모듈;

상기 적어도 하나의 하드웨어 모듈에 대한 워킹 콘텍스트를 저장하기 위한 메모리;

전원차단 대기모드에 응답하여 상기 적어도 하나의 하드웨어 모듈에 대한 워킹 콘텍스트 및 자신의 워킹 콘텍스트를 상기 메모리로 전송하기 위한 마이크로프로세서; 및

소정의 명령신호에 응답하여 상기 메모리에 저장된 상기 적어도 하나의 하드웨어 모듈에 대한 상기 워킹 콘텍스트를 상기 집적회로의 외부로부터 접속되는 비휘발성 메모리 장치로 전송하기 위한 워킹 콘텍스트 전송 컨트롤러를 구비하는 것을 특징으로 하는 집적회로.

#### 【청구항 8】

제7항에 있어서, 상기 워킹 콘텍스트 전송 컨트롤러는,

상기 메모리와 상기 비휘발성 메모리장치사이에서 상기 워킹 콘텍스트를 고속으로 입출력하기 위한 DMA(direct memory access);

다수개의 레지스터들을 구비하며, 각 레지스터에는 대응되는 상기 메모리 및/또는 상기 비휘발성 메모리 장치에 대한 영역정보를 구비하는 컨트롤 레지스터;

상기 DMA와 상기 비휘발성 메모리 장치사이를 인터페이싱하는 인터페이스; 및

상기 전원차단 대기모드에서 상기 워킹 콘텍스트를 상기 메모리로부터 상기 인터페이스를 통하여 상기 비휘발성 메모리 장치로 전송하거나, 또는 상기 전원차단 대기 모드가 해제되는 경우 상기 비휘발성 메모리 장치에 저장된 상기 워킹 콘텍스트를 상기 인터페이스를 통하여 상기 메모리로 전송하는 컨트롤러를 구비하는 것을 특징으로 하는 집적회로.

**【청구항 9】**

제7항에 있어서, 상기 소정의 명령신호는 상기 마이크로프로세서 또는 상기 적어도 하나의 하드웨어 모듈로부터 출력되는 것을 특징으로 하는 집적회로.

**【청구항 10】**

제7항에 있어서, 상기 워킹 콘텍스트 전송 컨트롤러는, 상기 전원차단 대기모드가 해제되는 경우, 상기 비휘발성 메모리장치에 저장된 상기 적어도 하나의 하드웨어 모듈에 대한 워킹 콘텍스트 및 상기 마이크로프로세서에 대한 워킹 콘텍스트를 상기 메모리로 복원시키는 것을 특징으로 하는 집적회로.

**【청구항 11】**

제10항에 있어서, 상기 마이크로프로세서는 상기 메모리로 복원된 상기 적어도 하나의 하드웨어 모듈에 대한 상기 워킹 콘텍스트 및 상기 마이크로프로세서에 대한 워킹 콘텍스트를 이용하여 상기 적어도 하나의 하드웨어 모듈의 상태 및 상기 마이크로프로세서의 상태를 상기 전원차단 대기모드가 수행되기 직전의 상태로 복구하는 것을 특징으로 하는 집적회로.

**【청구항 12】**

집적회로에 있어서,

적어도 하나의 하드웨어 모듈;

전원차단 대기모드에 응답하여 상기 적어도 하나의 하드웨어 모듈에 대한 워킹 콘텍스트 및 자신의 워킹 콘텍스트를 상기 집적회로의 외부에 존재하는 메모리로 전송하기 위한 마이크로프로세서; 및

소정의 명령신호에 응답하여 상기 메모리로부터 상기 적어도 하나의 하드웨어 모듈에 대한 워킹 콘텍스트를 상기 집적회로의 외부에 존재하는 비휘발성 메모리 장치로 전송하기 위한 워킹 콘텍스트 전송 컨트롤러를 구비하는 것을 특징으로 하는 집적회로.

#### 【청구항 13】

제12항에 있어서, 상기 워킹 콘텍스트 전송 컨트롤러는,

상기 메모리와 상기 비휘발성 메모리장치사이에서 상기 워킹 콘텍스트를 고속으로 입출력하기 위한 DMA(direct memory access);

다수개의 레지스터들을 구비하며, 각 레지스터에는 대응되는 상기 메모리 및/또는 상기 비휘발성 메모리 장치에 대한 영역정보를 구비하는 컨트롤 레지스터;

상기 DMA와 상기 비휘발성 메모리 장치사이를 인터페이싱하는 인터페이스; 및

상기 전원차단 대기모드에서 상기 워킹 콘텍스트를 상기 메모리로부터 상기 인터페이스를 통하여 상기 비휘발성메모리 장치로 전송하는 것을 제어하거나, 또는 상기 전원차단 대기 모드가 해제되는 경우 상기 비휘발성 메모리 장치에 저장된 상기 워킹 콘텍스트를 상기 인터페이스를 통하여 상기 메모리로 전송하는 것을 제어하기 위한 컨트롤러를 구비하는 집적회로.

#### 【청구항 14】

제12항에 있어서, 상기 소정의 명령신호는 상기 마이크로프로세서 또는 상기 적어도 하나의 하드웨어 모듈로부터 출력되는 것을 특징으로 하는 집적회로.

**【청구항 15】**

제12항에 있어서, 상기 워킹 콘텍스트 전송 컨트롤러는 상기 전원차단 대기모드가 해제되는 경우, 상기 비휘발성 메모리장치에 저장된 상기 적어도 하나의 하드웨어 모듈에 대한 워킹 콘텍스트 및 상기 마이크로프로세서에 대한 워킹 콘텍스트를 상기 메모리로 복원(restore)시키는 것을 특징으로 하는 집적회로.

**【청구항 16】**

제15항에 있어서, 상기 마이크로프로세서는 상기 메모리로 복원된 상기 적어도 하나의 하드웨어 모듈에 대한 상기 워킹 콘텍스트 및 상기 마이크로프로세서에 대한 워킹 콘텍스트를 이용하여 상기 적어도 하나의 하드웨어 모듈의 상태 및 상기 마이크로프로세서의 상태를 상기 전원차단 대기모드가 수행되기 직전의 상태로 복구(recover)하는 것을 특징으로 하는 집적회로.

**【청구항 17】**

전원차단 대기모드에서, SOC(system on chip)상에 장착되고 동작중인 다수개의 하드웨어 모듈들에 대한 워킹 콘텍스트를 소정의 메모리로 저장하는 단계; 및

상기 전원차단 대기모드에서 상기 메모리에 저장된 상기 워킹 콘텍스트를 상기 반도체 칩 외부에 존재하는 비휘발성 메모리 장치로 전송하는 단계를 구비하는 것을 특징으로 하는 워킹 콘텍스트 전송방법.

**【청구항 18】**

제17항에 있어서, 상기 워킹 콘텍스트 전송방법은,



상기 전원차단 대기모드가 해제되는 경우, 상기 비휘발성 메모리 장치에 저장된 상기 다수개의 하드웨어 모듈에 대응되는 상기 워킹 콘텍스트를 상기 소정의 메모리로 복원하는 단계; 및

상기 다수개의 하드웨어 모듈들 각각이 상기 메모리로 복원된 상기 워킹 콘텍스트를 이용하여 상기 전원차단 대기모드가 수행되기 직전의 상태를 복구하는 단계를 더 구비하는 것을 특징으로 하는 워킹 콘텍스트 전송방법.

**【청구항 19】**

제17항에 있어서, 상기 메모리는 상기 반도체 칩의 외부에 존재하는 것을 특징으로 하는 워킹 콘텍스트 전송방법.

**【청구항 20】**

집적회로에 있어서,

다수개의 하드웨어 모듈들;

상기 다수개의 하드웨어 모듈들 각각에 대한 워킹 콘텍스트를 저장하기 위한 메모리; 및

제 1동작 모드에서 상기 메모리에 저장된 상기 워킹 콘텍스트를 상기 집적회로의 외부에 존재하는 비휘발성 메모리장치로 전송하거나, 제2동작 모드에서 상기 비휘발성 메모리 장치에 저장된 상기 적어도 하나의 하드웨어 모듈에 대한 상기 워킹 콘텍스트를 상기 메모리로 전송하기 위한 워킹 콘텍스트 전송 컨트롤러를 구비하며,

상기 적어도 하나의 하드웨어 모듈은 상기 제2동작모드에서 상기 비휘발성 메모리 장치로부터 상기 메모리로 전송된 상기 워킹 콘텍스트를 이용하여 상기 제1동작 모드를 수행하기 직전의 상태를 복구하는 것을 특징으로 하는 집적회로.

#### 【청구항 21】

제20항에 있어서, 상기 집적회로는 상기 제1동작 모드 또는 상기 제2동작 모드에 따라 상기 다수개의 하드웨어 모듈들 각각에 공급되는 전원의 온/오프를 제어하기 위한 전원 컨트롤러를 더 구비하는 것을 특징으로 하는 집적회로.

#### 【청구항 22】

제20항에 있어서, 상기 워킹 콘텍스트 전송 컨트롤러는,

상기 메모리와 상기 비휘발성 메모리장치사이에 상기 워킹 콘텍스트를 고속으로 입출력하기 위한 DMA(direct memory access);

다수개의 레지스터들을 구비하며, 각 레지스터에는 대응되는 상기 메모리 및/또는 상기 비휘발성 메모리 장치에 대한 영역정보를 구비하는 컨트롤 레지스터;

상기 DMA와 상기 비휘발성 메모리 장치사이를 인터페이싱하는 인터페이스; 및

상기 제1모드에서 상기 워킹 콘텍스트를 상기 메모리로부터 상기 인터페이스를 통하여 상기 비휘발성메모리 장치로 전송하는 것을 제어하거나,

또는 상기 제2모드에서 상기 비휘발성 메모리 장치에 저장된 상기 워킹 콘텍스트를 상기 인터페이스를 통하여 상기 메모리로 전송하는 것을 제어하기 위한 컨트롤러를 구비하는 것을 특징으로 하는 집적회로.

**【청구항 23】**

제20항에 있어서, 상기 제1동작 모드는 상기 다수개의 하드웨어 모듈들 중에서 동작중인 적어도 하나의 하드웨어 모듈에 공급되는 전원을 차단하기 위한 모드이고,

상기 제2동작 모드는 상기 제1동작 모드에 의하여 전원이 차단된 상기 적어도 하나의 하드웨어 모듈에 전원을 다시 공급하기 위한 모드인 것을 특징으로 하는 집적회로.

**【청구항 24】**

집적회로에 있어서,

다수개의 하드웨어 모듈들; 및

제1동작 모드에서 상기 집적회로의 외부에 존재하며 상기 다수개의 하드웨어 모듈들에 대한 워킹 콘텍스트를 저장하기 위한 메모리로부터 상기 집적회로의 외부에 존재하는 비휘발성 메모리장치로 전송하거나, 제2동작 모드에서 상기 비휘발성 메모리 장치에 저장된 상기 다수개의 하드웨어 모듈에 대한 상기 워킹 콘텍스트를 상기 메모리로 전송하기 위한 워킹 콘텍스트 전송 컨트롤러를 구비하며,

상기 다수개의 모듈들은 상기 제2동작모드에서 상기 비휘발성 메모리 장치로부터 상기 메모리로 전송된 상기 워킹 콘텍스트를 이용하여 상기 제1동작 모드를 수행하기 직전의 상태를 복구하는 것을 특징으로 하는 집적회로.

**【청구항 25】**

제24항에 있어서, 상기 다수개의 하드웨어 모듈들 중에서 어느 하나의 하드웨어 모듈이 나머지 하드웨어 모듈들의 동작을 제어하는 경우, 상기 나머지 하드웨어 모듈들 각각은 상기 제2동작 모드에서 상기 어느 하나의 하드웨어 모듈의 제어에 의하여 상기 비

휘발성 메모리 장치로부터 상기 메모리로 전송된 대응되는 상기 워킹 콘텍스트를 이용하여 상기 제1동작 모드를 수행하기 직전의 상태로 복구되는 것을 특징으로 하는 집적회로.

**【청구항 26】**

제24항에 있어서, 상기 집적회로는 상기 제1동작 모드 또는 상기 제2동작 모드에 따라 대응되는 상기 하드웨어 모듈에 공급되는 전원의 온/오프를 제어하기 위한 전원 컨트롤러를 더 구비하는 것을 특징으로 하는 집적회로.

**【청구항 27】**

제24항에 있어서, 상기 워킹 콘텍스트 전송 컨트롤러는,

상기 메모리와 상기 비휘발성 메모리장치사이에 상기 워킹 콘텍스트를 고속으로 입출력하기 위한 DMA(direct memory access);

다수개의 레지스터들을 구비하며, 각 레지스터에는 대응되는 상기 메모리 및/또는 상기 비휘발성 메모리 장치에 대한 영역정보를 구비하는 컨트롤 레지스터;

상기 DMA와 상기 비휘발성 메모리 장치사이를 인터페이싱하는 인터페이스; 및

상기 제1모드에서 상기 워킹 콘텍스트를 상기 메모리로부터 상기 인터페이스를 통하여 상기 비휘발성메모리 장치로 전송하는 것을 제어하거나, 또는 상기 제2모드에서 상기 비휘발성 메모리 장치에 저장된 상기 워킹 콘텍스트를 상기 인터페이스를 통하여 상기 메모리로 전송하는 것을 제어하기 위한 컨트롤러를 구비하는 것을 특징으로 하는 집적회로.

## 【청구항 28】

제24항에 있어서, 상기 제1동작 모드는 상기 적어도 하나의 하드웨어 모듈에 공급되는 전원을 차단하기 위한 모드이고, 상기 제2동작 모드는 상기 제1동작 모드에 의하여 전원이 차단된 상기 적어도 하나의 하드웨어 모듈에 전원을 다시 공급하기 위한 모드인 것을 특징으로 하는 집적회로.

## 【청구항 29】

시스템에 있어서,

적어도 하나의 하드웨어 모듈을 구비하는 집적회로; 및

상기 집적회로의 외부에 존재하는 비휘발성 메모리 장치를 구비하며,

상기 집적회로는,

상기 적어도 하나의 하드웨어 모듈에 대한 워킹 콘텍스트를 저장하기 위한 메모리;

및

전원차단 대기모드에서 상기 메모리에 저장된 상기 워킹 콘텍스트를 상기 비휘발성 메모리장치로 전송하거나, 상기 전원차단 대기모드가 해제되는 경우 상기 비휘발성 메모리 장치에 저장된 상기 적어도 하나의 하드웨어 모듈에 대한 상기 워킹 콘텍스트를 상기 메모리로 전송하기 위한 워킹 콘텍스트 전송 컨트롤러를 구비하며,

상기 전원차단 대기모드가 해제되는 경우 상기 적어도 하나의 하드웨어 모듈은 상기 메모리로 전송된 상기 워킹 콘텍스트를 사용하여 상기 전원차단 대기모드 직전의 상태를 복구하는 것을 특징으로 하는 시스템.

**【청구항 30】**

제29항에 있어서, 상기 워킹 콘텍스트 전송 컨트롤러는,

상기 메모리와 상기 비휘발성 메모리장치사이에 상기 워킹 콘텍스트를 고속으로 입출력하기 위한 DMA(direct memory access);

다수개의 레지스터들을 구비하며, 각 레지스터에는 대응되는 상기 메모리 및/또는 상기 비휘발성 메모리 장치에 대한 영역정보를 구비하는 컨트롤 레지스터;

상기 DMA와 상기 비휘발성 메모리 장치사이를 인터페이싱하는 인터페이스; 및

상기 전원차단 대기모드에서 상기 워킹 콘텍스트를 상기 메모리로부터 상기 인터페이스를 통하여 상기 비휘발성메모리 장치로 전송하는 것을 제어하거나, 또는 상기 전원 차단 대기 모드가 해제되는 경우 상기 비휘발성 메모리 장치에 저장된 상기 워킹 콘텍스트를 상기 인터페이스를 통하여 상기 메모리로 전송하는 것을 제어하기 위한 컨트롤러를 구비하는 것을 특징으로 하는 시스템.

**【청구항 31】**

시스템에 있어서,

적어도 하나의 하드웨어 모듈을 구비하는 집적회로;

상기 집적회로의 외부에 존재하고, 상기 적어도 하나의 하드웨어 모듈에 대한 워킹 콘텍스트를 저장하기 위한 메모리; 및

상기 집적회로의 외부에 존재하는 비휘발성 메모리 장치를 구비하며,

상기 집적회로는,

전원차단 대기모드에서 상기 메모리에 저장된 상기 워킹 콘텍스트를 상기 비휘발성 메모리장치로 전송하거나, 상기 전원차단 대기모드가 해제되는 경우 상기 비휘발성 메모리 장치에 저장된 상기 적어도 하나의 하드웨어 모듈에 대한 상기 워킹 콘텍스트를 상기 메모리로 전송하기 위한 워킹 콘텍스트 전송 컨트롤러를 구비하며,

상기 적어도 하나의 하드웨어 모듈은, 상기 전원차단 대기모드가 해제되는 경우, 상기 비휘발성 메모리 장치로부터 상기 메모리로 전송된 상기 워킹 콘텍스트를 사용하여 상기 전원차단 대기모드 직전의 상태를 복구하는 것을 특징으로 하는 시스템.

#### 【청구항 32】

제31항에 있어서, 상기 워킹 콘텍스트 전송 컨트롤러는,

상기 메모리와 상기 비휘발성 메모리장치사이에 상기 워킹 콘텍스트를 고속으로 입출력하기 위한 DMA(direct memory access);

다수개의 레지스터들을 구비하며, 각 레지스터에는 대응되는 상기 메모리 및/또는 상기 비휘발성 메모리 장치에 대한 영역정보를 구비하는 컨트롤 레지스터;

상기 DMA와 상기 비휘발성 메모리 장치사이를 인터페이싱하는 인터페이스; 및

상기 전원차단 대기모드에서 상기 워킹 콘텍스트를 상기 메모리로부터 상기 인터페이스를 통하여 상기 비휘발성메모리 장치로 전송하는 것을 제어하거나, 또는 상기 전원차단 대기 모드가 해제되는 경우 상기 비휘발성 메모리 장치에 저장된 상기 워킹 콘텍스트를 상기 인터페이스를 통하여 상기 메모리로 전송하는 것을 제어하기 위한 컨트롤러를 구비하는 것을 특징으로 하는 시스템.

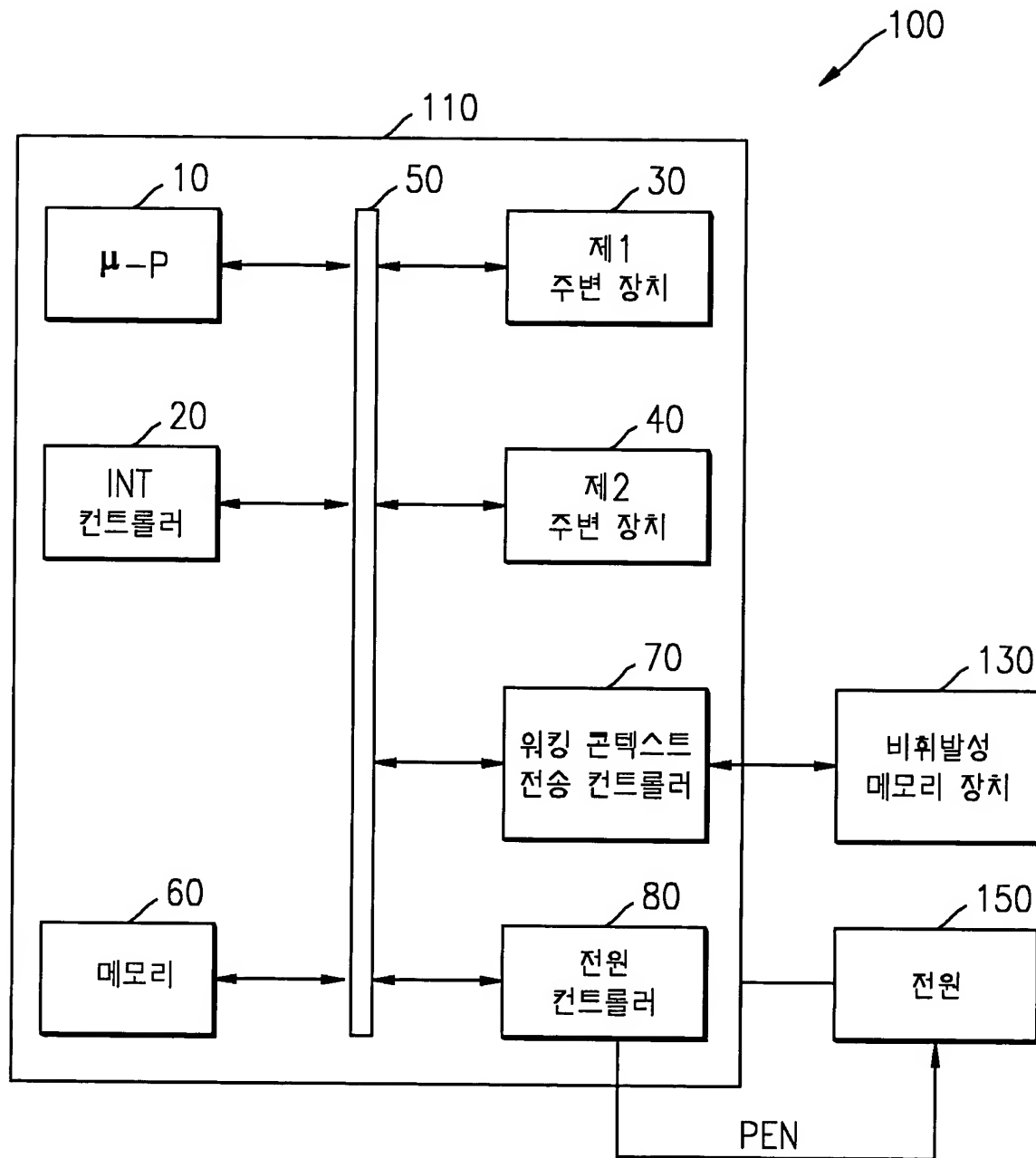
【청구항 33】

제31항에 있어서, 상기 적어도 하나의 하드웨어 모듈은 마이크로프로세서인 것을 특징으로 하는 시스템.

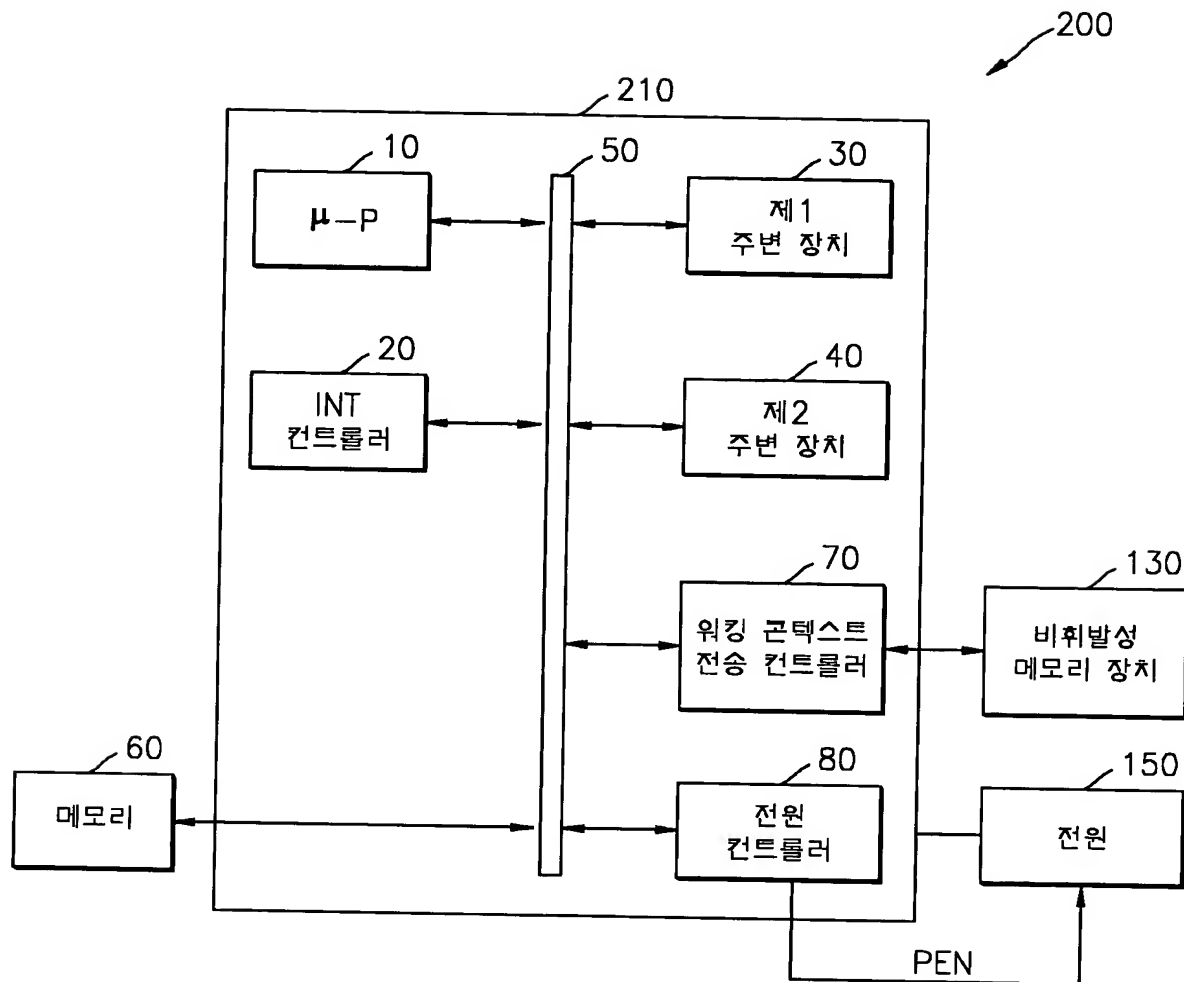


【도면】

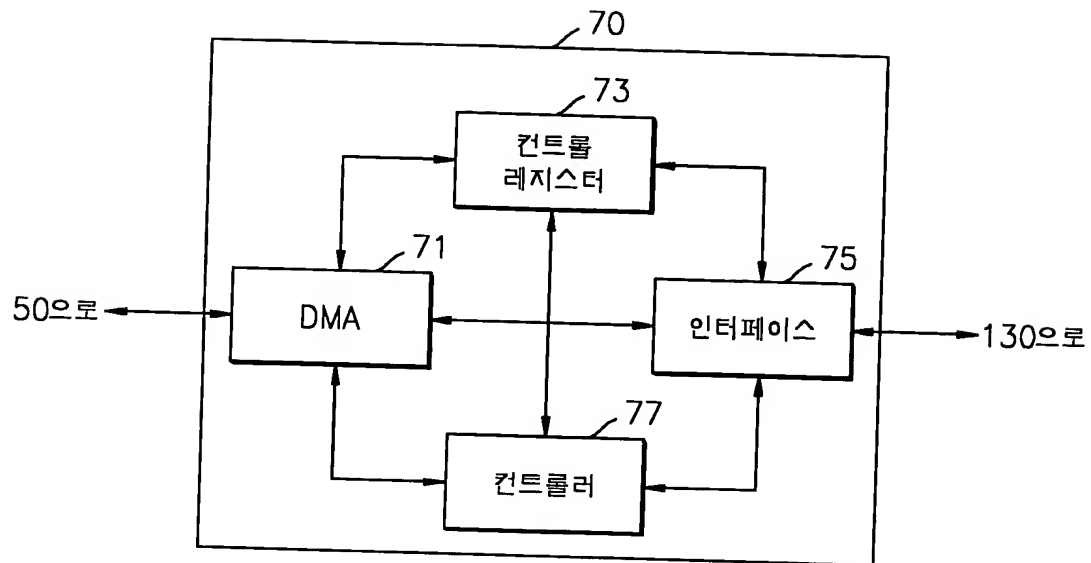
【도 1】



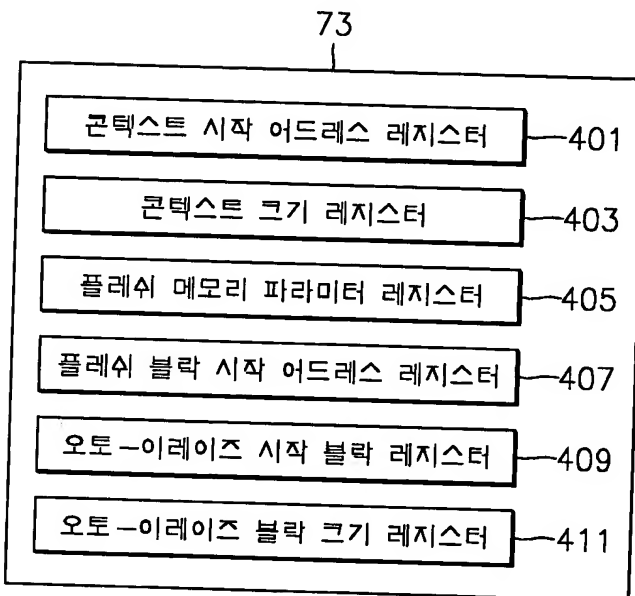
【도 2】



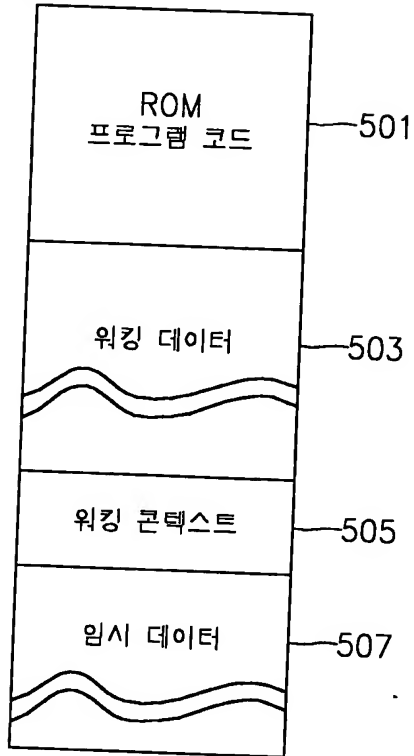
【도 3】



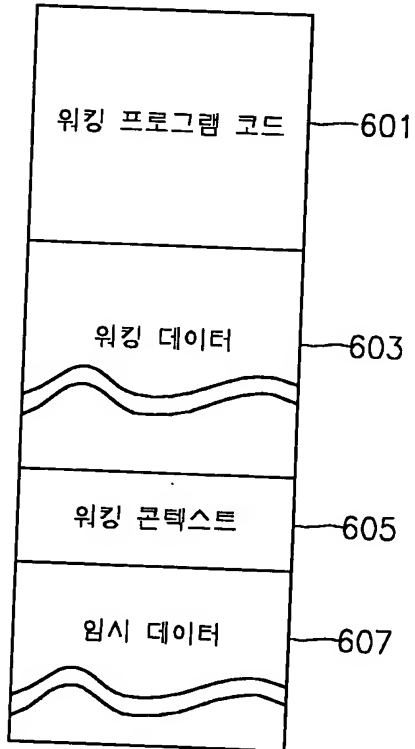
【도 4】



【도 5】



【도 6】



【도 7】

